

# DATA TRANSMISSION METHOD AND DATA TRANSMISSION DEVICE

Publication number: JP11046187 (A)

Publication date: 1999-02-16

Inventor(s): ANAND PRASSARD; KATO HIDEKI; SEKI KAZUHIKO; MENYA YUKI; MATSUOKA SHINSUKE +

Applicant(s): UNIDEN KK +

Classification:

- international: H04L12/56; H04L29/08; H04L5/16; H04L12/56; H04L29/08; H04L5/16; (IPC1-7): H04L12/56; H04L29/08; H04L5/16

- European:

Application number: JP19980052442 19980304

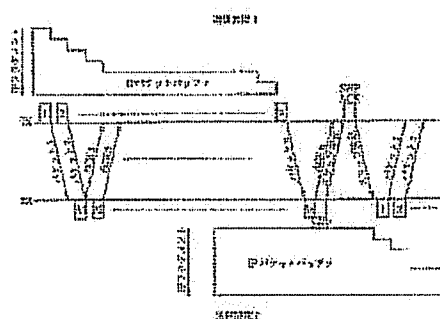
Priority number(s): JP19980052442 19980304; JP19970137292 19970527

Also published as:

JP3859345 (B2)

## Abstract of JP 11046187 (A)

PROBLEM TO BE SOLVED: To more simply change line speeds in unbalanced data communication by allowing assigned change on a condition that there is no data to be sent in a self-machine when a communicating device to which a fast transmission speed is assigned receives an assigned change request. SOLUTION: When there is no IP packet to be transmitted next in an IP packet receiving buffer of a communicating device 1, the device 1 sends a swap acknowledge (SWAP ACK) signal to a communicating device 2. With this, a sending right of packet data is switched from the device 1 to the device 2 and the right to use a high speed line is shifted to the device 2. The device 1 switches an up line to fast reception and an outgoing line to slow transmission.; The device 2 switches a up line to fast sending and a down line to slow receiving, divides the IP packet that is inputted to the IP packet receiving buffer into n IP fragments and fast and also continuously sends them to the device 1.



Data supplied from the *espacenet* database — Worldwide

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-46187

(43) 公開日 平成11年(1999) 2月16日

(51) Int.Cl.<sup>6</sup>

H 0 4 L 5/16  
12/56  
29/08

識別記号

F I

H 0 4 L 5/16  
11/20  
13/00

1 0 2 A  
3 0 7 C

審査請求 未請求 請求項の数15 O L (全 25 頁)

(21) 出願番号 特願平10-52442

(22) 出願日 平成10年(1998) 3月4日

(31) 優先権主張番号 特願平9-137292

(32) 優先日 平 9 (1997) 5月27日

(33) 優先権主張国 日本 (J P)

(71) 出願人 000115267

ユニデン株式会社

東京都中央区八丁堀二丁目12番7号

(72) 発明者 アナンド プラッサード

東京都中央区八丁堀2丁目12-7 ユニデ  
ン株式会社内

(72) 発明者 加藤 英樹

東京都中央区八丁堀2丁目12-7 ユニデ  
ン株式会社内

(72) 発明者 関 和彦

東京都中央区八丁堀2丁目12-7 ユニデ  
ン株式会社内

(74) 代理人 弁理士 稲葉 良幸 (外2名)

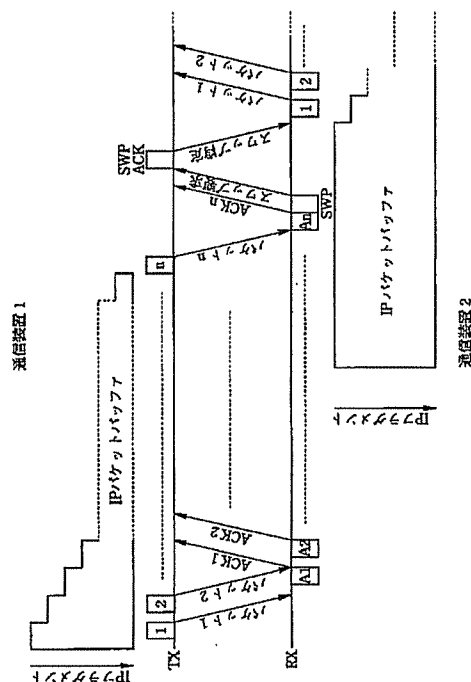
最終頁に続く

(54) 【発明の名称】 データ伝送方法及びデータ伝送装置

(57) 【要約】

【課題】 不平衡データ通信回線における送信速度割当ての変更方法を提供する。

【構成】 不平衡データ通信回線における送信速度割当ての交替に際し、データを高速回線で送信している通信装置に送信すべきデータがなくなったときに、相手の通信装置に高速回線を開放するようにしているので、比較的簡単なアルゴリズム及び構成で高速及び低速回線相互間の交替を行うことが可能である。



## 【特許請求の範囲】

【請求項1】 複数の通信装置相互間の双方向通信において上り方向の通信と下り方向の通信に異なる送信速度を用いる不平衡データ通信のデータ伝送方法であって、相対的に低速の送信速度が割当てられた通信装置が送信すべきデータを有するとき、相対的に高速の送信速度が割当てられた通信装置に対し、送信速度の割当て変更要求信号を出力し、前記高速の送信速度が割当てられた通信装置は前記割当て変更要求を受信した際に、自機に送信すべきデータがないことを条件に前記割当て変更を許可する、ことを特徴とする不平衡データ通信におけるデータ伝送方法。

【請求項2】 双方向通信において上り方向の通信と下り方向の通信に異なる送信速度を用いる不平衡データ通信のデータ伝送装置であって、相対的に低速の送信速度が割当てられている場合において、送信すべきデータを有するとき、相手のデータ伝送装置に対して送信速度の割当て変更要求信号を出力する制御部を備えることを特徴とする不平衡データ通信のデータ伝送装置。

【請求項3】 双方向通信において上り方向の通信と下り方向の通信に異なる送信速度を用いる不平衡データ通信のデータ伝送装置であって、相対的に高速の送信速度が割当てられている場合において、相手のデータ伝送装置から、送信速度の割当て変更要求の信号を受信したとき、送信すべきデータがないことを条件に前記割当て変更要求を許可することを特徴とする不平衡データ通信のデータ伝送装置。

【請求項4】 第1及び第2の通信装置相互間のデータ通信における送信エラーデータの再送信を行うデータ伝送方法であって、前記第1の通信装置は、送信すべきデータを複数のパケットに分割し、分割した各パケットに送信順位の情報を与えて送信し、前記第2の通信装置は、受信した前記パケットのエラーを検出した場合、該当するエラーパケットの再送信を要求し、前記第1の通信装置は、前記再送信の要求を前記分割したパケットのうちの最後のパケットの送信完了前に受信した場合にはエラーが生じたパケットを再送信し、前記再送信の要求を前記最後のパケットの送信完了後に受信した場合には前記エラーの生じたパケットが前記第2の通信装置に正しく受信されるまで連続的に再送信する、ことを特徴とするデータ伝送方法。

【請求項5】 第1及び第2の通信装置相互間のデータ通信における送信エラーデータの再送信を行うデータ伝送方法であって、前記第1の通信装置は、送信すべきデータを複数のパケットに分割し、各パケットに送信順位を与えて送信し、前記第2の通信装置は、受信したパケットのエラー検出

を行い、最終順位のパケットの受信前にエラーを検出した場合は、前記第1の通信装置に対してエラーパケットの再送信を要求する選択的再送要求を行い、最終順位のパケットの受信後にエラーを検出した場合は、前記第1の通信装置に対してエラーパケットの連続送信を要求する連続再送信要求を行う、ことを特徴とするデータ伝送方法。

【請求項6】 前記第2の通信装置は、エラーを検出した場合、該当するエラーパケットの再送信の要求を2回続けて送出し、前記第1の通信装置は、前記2回の再送信の要求のうちのいずれかの再送信の要求を正しく判別した場合に再送信を行う、ことを特徴とする請求項2または3記載のデータ伝送方法。

【請求項7】 相互間のデータ通信における送信エラーデータの再送信を行うデータ伝送装置であって、送信すべきデータを複数のパケットに分割し、分割した各パケットに送信順位の情報を与えて送信する送信手段と、相手の装置からエラーパケットの再送信の要求を受けたときに、前記再送信の要求を前記分割したパケットのうちの最後のパケットの送信完了前に受信した場合にはエラーが生じたパケットを再送信し、前記再送信の要求を前記最後のパケットの送信完了後に受信した場合には前記エラーの生じたパケットが前記第2の通信装置に正しく受信されるまで連続的に再送信する再送信手段とを備えることを特徴とするデータ伝送装置。

【請求項8】 相互間のデータ通信における送信エラーデータの再送信を行うデータ伝送装置であって、送信順位が与えられたパケットを受信する受信手段と、受信した前記パケットのエラー検出を行うエラー検出手段と、最終順位のパケットの受信前にエラーを検出した場合は、相手の装置に対して当該エラーパケットの再送信を要求する選択的再送要求を行い、最終順位のパケットの受信後にエラーを検出した場合は、相手の装置に対して当該エラーパケットの連続送信を要求する連続再送信要求を行う再送信要求手段とを備えることを特徴とするデータ伝送装置。

【請求項9】 送信すべきデータを含むパケットを、複数のフレームに分割し送信順序を与える分割ステップと、2<sup>n</sup>個の複数のフレームごとにひとつのブロックとしてくくり、与えられた順序番号に従って送信する送信ステップとを備えるデータ伝送方法。

【請求項10】 前記フレームは、前記送信順位を表現する領域とデータ領域とを有し、前記分割ステップにおいて、前記送信順位の領域を小さくして前記データ領域を拡大するように、分割が行われることを特徴とする請求項9記載のデータ伝送方法。

【請求項11】 複数のフレームに分割し、2<sup>n</sup>個毎にブロックとしてくくることを特徴とする請求項10記載のデータ伝送方法。

【請求項12】 送信すべきデータを含むパケットを、複数のブロックに分割する分割手段と、前記ブロックごとに、送信すべきデータを複数のフレームに分割し、各フレームに送信順位を与えて送信する送信手段とを備えるデータ伝送装置。

【請求項13】 送信すべきデータを含むパケットを、複数のブロックに分割する分割ステップと、前記ブロックごとに、送信すべきデータを、それぞれ前記送信順位を表現する領域、ブロックを区別するためのブロック識別子及びデータ領域を有する複数のフレームに分割し、各フレームに送信順位を与えて送信する送信ステップと、受信したフレームのエラー検出を行い、最終順位のフレームの受信前にエラーを検出した場合は、当該エラーフレームの再送信を要求する選択的再送要求ステップと、最終順位のフレームの受信後にエラーを検出した場合は、前記エラーフレームの連続送信を要求する連続再送要求ステップと、最終順位のフレームの受信後であって、前記エラーフレームの連続送信の前に、次のブロックのフレームを送信する次フレーム送信ステップとを備える伝送方法。

【請求項14】 前記ブロック識別子は1ビットであり、隣接するブロックを識別可能であることを特徴とする請求項13記載の伝送方法。

【請求項15】 パケットを分割したブロックごとにデータ通信を行うとともに、相互間のデータ通信における送信エラーデータの再送信を行うデータ伝送装置であって、それぞれ送信順位を表現する領域、ブロックを区別するためのブロック識別子及びデータ領域を有する複数のフレームを受信する受信手段と、受信したフレームのエラー検出を行うエラー検出手段と、最終順位のフレームの受信前にエラーを検出した場合は、当該エラーフレームの再送信を要求し、最終順位のフレームの受信後にエラーを検出した場合は、前記エラーフレームの連続送信を要求する再送要求手段と、最終順位のフレームの受信後であって、前記エラーフレームの連続送信の前に、次のブロックのフレームを送信する次フレーム送信手段とを備える伝送装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は、複数の通信装置相互間に形成される上下方向の通話路の個々の通信速度を変更可能に形成し、相対的に送信データ量の多い通話路により高速の通信速度を与え、相対的に送信データ量の少ない通話路により低速の通信速度を与えて、全体とし

て効率の良いデータ伝送を図る不平衡パケット通信方式に関する。

【0002】

【従来の技術】 出願人は、特願平8-222894号の「無線伝送システム」により、不平衡回線を用いる伝送システムを提案している。この伝送システムでは、2つの通信装置間に形成される上り回線と下り回線とに異なる通信（伝送）速度を割当てる。この際、大量のデータが負荷された回線に高速の通信速度を割当て、相対的に負荷の少ない回線に低速の通信速度を割当てることにより、所定帯域幅の通信チャネルにおいて、全体としてデータ伝送効率を高めるものである。

【0003】

【発明が解決しようとする課題】 かかる伝送システムでは、各回線が負担する伝送すべきデータ量の変動に対応して各回線の通信速度の割当てを瞬時に交替（変更）する必要がある。前述の伝送システムにおいては、交替のタイミングを合わせるために、例えば、交替用フレームを所定数送信して、カウントダウンを行って切替える。あるいは交替を示すフレームを受信した直後に交替を実施するようにする。

【0004】 しかしながら、より簡単な通信アルゴリズムや回路構成で回線の通信速度の割当ての交替が行われるのが望ましい。

【0005】 また、通信回線にノイズ等が混入して送信データが破壊され、エラーデータの再送信が必要となる場合が生ずる。再送信の際には、ノイズ等が存在する回線でより確実に相手装置に伝送することが必要となる。

【0006】 よって、本発明の目的は、不平衡データ通信における回線速度の交替をより簡単に行えるようにした通信速度割当ての変更方法を提供することである。

【0007】 本発明の他の目的は、不平衡データ通信において生じた送信（受信）エラーのエラー訂正の方法を提供することである。

【0008】

【課題を解決するための手段】 上記目的を達成するため、本発明の不平衡データ通信における送信速度割当て変更方法は、複数の通信装置相互間の双方向通信において上り方向の通信と下り方向の通信に異なる送信速度を用いる不平衡データ通信の送信速度割当ての変更方法において、相対的に低速の送信速度が割当てられた通信装置が送信すべきデータを有するとき、相対的に高速の送信速度が割当てられた通信装置に対し、送信速度の割当て変更要求信号を出力し、上記高速の送信速度が割当てられた通信装置は前記割当て変更要求を受信した際に、自機に送信すべきデータがないことを条件に前記割当て変更を許可する、ことを特徴とする。

【0009】 かかる変更方法によれば、比較的簡単な回路構成とアルゴリズムによって通信装置相互間で通信速度の交替を行うことが可能となる。

【0010】また、本発明の送信エラーデータの再送方式は、第1及び第2の通信装置相互間のデータ通信における送信エラーデータの再送信方式であって、上記第1の通信装置は、送信すべきデータを複数のパケットに分割し、分割した各パケットに送信順位の情報を与えて送信し、上記第2の通信装置は、受信した上記パケットのエラーを検出した場合、該当するエラーパケットの再送信を要求し、上記第1の通信装置は、上記再送信の要求を前記分割したパケットのうちの最後のパケットの送信完了前に受信した場合にはエラーが生じたパケットを再送信し、上記再送信の要求を上記最後のパケットの送信完了後に受信した場合には上記エラーが生じたパケットが上記第2の通信装置に正しく受信されるまで連続的に再送信する、ことを特徴とする。

【0011】この通信方式によれば、最終パケットが受信側に着信すると、送信側は送信エラーとなったパケットのみを受信側に受信されるまで連続に送信するので、最終パケットが着信するまでの一群のパケットについての伝送効率を下げることなく、無線回線等におけるノイズに対して信号伝送の信頼性を向上することが可能となる。

【0012】また、本発明の他の送信エラーデータの再送方式は、第1及び第2の通信装置相互間のデータ通信における送信エラーデータの再送信方式において、上記第1の通信装置は、送信すべきデータを複数のパケットに分割し、各パケットに送信順位を与えて送信し、上記第2の通信装置は、受信したパケットのエラー検出を行い、最終順位のパケットの受信前にエラーを検出した場合は、上記第1の通信装置に対してエラーパケットの再送信を要求する選択的再送要求を行い、最終順位のパケットの受信後にエラーを検出した場合は、上記第1の通信装置に対してエラーパケットの連続送信を要求する連続再送要求を行う、ことを特徴とする。

【0013】このように構成した場合も、最終パケットが受信側に着信すると、送信側は送信エラーとなったパケットのみを受信側に受信されるまで連続に送信することが可能となるので、最終パケットが着信するまでの一群のパケットについての伝送効率を下げることなく、無線回線等におけるノイズに対して信号伝送の信頼性を向上することが可能となる。

【0014】好ましくは、上記送信エラーデータの再送方式において、上記第2の通信装置は、エラーを検出した場合、該当するエラーパケットの再送信の要求を少なくとも2回続けて送出し、上記第1の通信装置は、上記2回の再送信の要求のうちのいずれかの再送信の要求を正しく判別した場合に再送信を行う。

【0015】このように構成すると、第2の通信装置から第1の通信装置へ、より確実に再送信要求を伝達することが可能となる。すなわち、再送信要求を2回連続して送出することにより、受信された再送信要求の一つにエラ

ーが生じて、もう一つの再送要求が正しく受信されれば、受信した再送要求に対応して該当データ（パケット）の再送信が行われる。そして、第1の通信装置は、同じ再送要求を連続して受信した場合には、2つ目の再送要求を無視し、データの再送を1回だけ行う。これにより、伝送効率の低下を防ぐことができる。

【0016】この発明に係るデータ伝送方法は、送信すべきデータを含むパケットを複数のフレームに分割する分割ステップと、2<sup>n</sup>個のフレームをひとつのブロックとしてくくるステップとを備えるものである。

【0017】この発明によれば、送信順位の情報のビット長を短くすることができる。これに伴い、フレーム内のデータ領域を増やすことができ、フレーム効率を高めることができる。

【0018】好ましくは、前記フレームは、前記送信順位を表現する領域とデータ領域とを有し、前記分割ステップにおいて、前記送信順位の領域を小さくして前記データ領域を拡大するように、分割が行われる。

【0019】好ましくは、複数のフレームに分割し、2<sup>n</sup>個毎にブロックとしてくくる。

【0020】データ領域を拡大するためには、IPパケットを適当な2<sup>n</sup>（ $n=1, 2, 3, \dots$ ）個に分割しなければならない。2のべき乗の数に分割することが、送信順位を表現する領域のビット数を減らす上で効率的だからである。また、ビット数を減らした結果得られた領域を有効活用できるように、分割数が決定される。例えば、図12のように情報結合ビットとブロック識別子を含ませ、かつ、送信順位のデータを1バイトを越えないようにするには、7ビットのN（S）、N（R）がそれぞれ半分以下の3ビットになる必要がある。

【0021】この発明に係るデータ伝送方法は、送信すべきデータを含むパケットを、複数のブロックに分割する分割ステップと、前記ブロックごとに、送信すべきデータを、それぞれ前記送信順位を表現する領域、ブロックを区別するためのブロック識別子及びデータ領域を有する複数のフレームに分割し、各フレームに送信順位を与えて送信する送信ステップと、受信したフレームのエラー検出を行い、最終順位のフレームの受信前にエラーを検出した場合は、当該エラーフレームの再送信を要求する選択的再送要求ステップと、最終順位のフレームの受信後にエラーを検出した場合は、前記エラーフレームの連続送信を要求する連続再送要求ステップと、最終順位のフレームの受信後であって、前記エラーフレームの連続送信の前に、次のブロックのフレームを送信する次フレーム送信ステップとを備える。

【0022】この発明によれば、フレームにブロック識別子を設けて隣接するブロックを区別できるようにしたので、選択再送（SR）モードから連続再送モード（MC）に移行する際に、データ送信終了又はMCモードに遷移

するか判断を行う必要がなくなる。したがって、アイドルフレーム送信が不要であり、次のブロックのペケットを送信できて、伝送効率を高めることができる。

【0023】好ましくは、前記ブロック識別子は1ビットであり、隣接するブロックを識別可能である。

【0024】

【発明の実施の形態】

発明の実施の形態1. 以下、本発明の実施の形態について図面を参照して説明する。

【0025】図1は、複数の通信装置によって通信ネットワークが構成される様子を説明するものである。ここでは、説明を簡単にするために、通信ネットワークの最小の構成単位である2つの通信装置で通信システムを構成している。

【0026】同図においては、無線通信ネットワークを構成する通信装置1及び2が一例として示されている。各通信装置には、コンピュータシステム、電話装置、ファクシミリ等の端末装置が接続される。この場合、通信装置の一方が基地局、他方が移動局であっても良い。また、複数の通信装置によっていわゆる無線LANを構成するものであっても良い。

【0027】通信装置1及び2の相互間に形成される通信回線の仕様は、全二重式であり、上り回線及び下り回線の通信速度が異なる不平衡の通信回線である。通信回線は、いわゆる周波数分割(FDD)によるものや、時分割多元接続(TDMA)、時分割復信(TDD)等の種々の形式の回線が適用可能である。

【0028】例えば、ある時点(A)における通信装置1から通信装置2に送信する下り回線の通信速度は、64 kbps(高速)で、通信装置2から通信装置1に送信する上り回線の通信速度は4 kbps(低速)である。すなわち、下り回線の通信装置1の送信部及び通信装置2の受信部は高速で動作し、上り回線の通信装置1の受信部及び通信装置2の送信部は低速で動作する。また、他の時点(B)における通信装置2から通信装置1に送信する上り回線の通信速度は、64 kbpsで、通信装置2から通信装置1に送信する上り回線の通信速度は4 kbpsである。通信装置1に送信する上り回線の通信速度は4 kbps(低速)である。このとき、下り回線の通信装置1の送信部及び通信装置2の受信部は低速で動作し、上り回線の通信装置1の受信部及び通信装置2の送信部は高速で動作する。

【0029】このように、上下回線のデータ通信速度を切替える不平衡データ伝送を行うのは、2つの通信装置間の伝送効率を向上するためである。すなわち、2つの通信装置相互間の交信状況を観察すると、ある時点では、上下回線のうちいずれか一方の回線が混んでいる場合が多い。このような場合には、通信回線の伝送能力(最大データ伝送量)が一定であるとすると、混んでいる方の回線の通信速度を上げ、その分他方の回線の通信

速度を下げて上下通信チャネルの容量内に収める方が、データ通信を早く終えることが出来るからである。

【0030】例えば、インターネット等のネットワークでは、端末側からウェブサーバに対して送るデータよりも、サーバから端末側に送るデータの方が圧倒的に多い。端末では、ウェブへのアクセスよりもウェブからのデータのダウンロードに長い時間を要することは、経験的事実である。

【0031】通信装置1及び2の各々は、送信(受信)エラーが生じたときにエラーデータの再度の送信を求める自動再送要求機能(Automatic Repeat Request)を備えている。本発明に係る通信システムではデータの再送の形式として、特定のデータを再度送信する選択再送(Selective Repeat)に加えて、後述する、同じデータを相手側に着信するまで連続送信する連続再送(Multi Copy)とを備える。

【0032】例えば、通信装置が一連のデータの送信中に受信側から先に送信した送信データの不達を表すNACK(否定応答)信号を受信した場合には選択再送を行う。また、一連のデータのデータ送信の一応の終了後に受信側に未着のデータ(送信エラー)が存在する場合には、受信側からACK(肯定応答)信号を受信するまで当該未着のデータを連続送信する連続再送を行うようにすることが出来る。

【0033】また、通信装置1及び2は、データ送信・受信の切替(スワップ)に対応して、データ送信(受信)速度を高低に切替える機能を有している。

【0034】送信するデータは、例えば、インターネット・プロトコル(IP)によるペケットデータである。各通信装置の送信系は、IPペケット(送信データ)を複数のフラグメントに分割し、分割したフラグメントを含む複数の送信ペケットを構成し、これ等ペケットを相手側装置に送信する。相手側装置は、その受信系で送信ペケットからフラグメントを分離し、各フラグメントを組立て、IPペケットデータを復号する。

【0035】図2は、IPペケットを細分化して複数の送信ペケットを形成するフラグメンテーション(fragmentation)を説明する説明図である。

【0036】端末から出力されたIPペケット・データは、通信装置によりn個のフラグメントに分解される。各フラグメントにはエラーチェックが施される。エラーチェックは、例えば、巡回冗長検査(CRC, Cyclic Redundancy Check)を用いることが出来る。第1番目の送信ペケットには、フラグメントの順番、識別番号(ID, identification)、IPペケットの長さ及びフラグメントの残り数の情報(IP-Len)が含まれる。IPペケットの長さ情報(IP-Len)は、受信側でのフラグメントの組立に特に重要であるので、二重にCRCをかけて後の判別を確実にしている。第2番目〜最後のn番目の送信ペケットの各々には、フラグメントの順

番、識別番号、IPパケットの分割されたフラグメントの情報等が含まれる。送信パケット1～nは、順番に送出される。

【0037】図3は、2つの通信装置1及び2間における不平衡パケット通信におけるデータ送信方向の交替過程（スワッププロセス）を説明する説明図である。

【0038】同図において、送信側（TX）から受信側（RX）に向う信号路は下り回線（図1の（A））に相当し、受信側（RX）から送信側（TX）に向う信号路は上り回線（図1の（B））に相当する。

【0039】この例では、通信当初において、通信装置1は、下り回線を高速（64 kbps）に設定してデータを通信装置2に送信し、上り回線を低速（4 kbps）に設定して通信装置2から返信を受信する。受信側（RX）の通信装置2は、下り回線を使用してデータを高速で受信し、上り回線を使用して受信データに対する返信を送信する。

【0040】後述するように、通信装置1は端末装置から供給されるIPパケットを一時格納するIPパケットバッファメモリを備えている。IPパケットバッファメモリに入力されたIPパケットは、前述したように、n個のIPフラグメントに分割され、分割されたフラグメント1～nは送信パケットに形成され、通信装置2に向けて高速かつ連続的に送出される。

【0041】通信装置2は、受信した各送信パケット（受信パケット）を図示しないバッファメモリに逐次格納し、各受信パケットのエラーチェックを行う。受信したフラグメントにエラーがない場合、パケット1～nの各々の着信に対応して肯定応答信号ACK1～ACKnを逐次返信する。返信は上り回線（低速回線）を介して行われる。通信装置2がIPパケットのn番目（最後の）フラグメントを受信すると、一連のフラグメントの受信完了が判別回路によって検出され、各フラグメントが送信順に組立られ、IPパケットが完成する。このIPパケットは、通信装置2から端末装置に出力される。

【0042】通信装置2は、通信装置1から最後の送信パケットnを受信したとき、通信装置2のIPパケット受信バッファに端末装置から送信すべきIPパケットが入力されているかどうかを確認する。端末装置2から端末装置1に送信すべきIPパケット・データが存在すると、n番目の送信パケットに対する肯定応答信号ACKnと、自己のIPパケット・データを送信すべく、スワップ（SWAP）要求を通信装置1に送出する。

【0043】通信装置1のIPパケット受信バッファに、次に送信すべきIPパケットが存在しない場合、通信装置1は、スワップ肯定応答（SWAP ACK）信号を通信装置2に送出する。これにより、パケットデータの送信権が通信装置1から通信装置2に交替し、高速回線の使用権が通信装置2に移る。通信装置1は上り回線を高速受信に、下り回線を低速送信に切替える。通信装置2

は、上り回線を高速送信に、下り回線を低速受信に切替え、そのIPパケット受信バッファに入力されたIPパケットをn個のIPフラグメントに分割し、通信装置1に向けて高速かつ連続的に送出する。

【0044】このようにして、高速回線及び低速回線の使用権が通信装置1から通信装置2に切替えられ、スワップが完了する。

【0045】図4は、通信装置1が通信装置2からのスワップ要求に応えず、引続き高速回線を占有する例を説明する説明図である。

【0046】通信装置1は、IPパケットのフラグメント1～nをそれぞれ含む送信パケット1～nを形成し、逐次送信する。通信装置2は、これ等を受信して肯定信号ACKiを逐次返信する。通信装置2は最後のフラグメントnを受信すると、自己のIPパケット受信バッファに端末装置からの送信すべきIPパケットが存在することを確認し、通信装置1にACKn信号と共にスワップ要求信号（SWAP）を送出する。

【0047】しかしながら、本例の場合、通信装置1の受信バッファメモリには、端末装置からの次に送信すべきIPパケットが存在するので、通信装置1はスワップ否定応答（NACK SWAP）信号を返信として送出する。この場合には、通信装置2は次に送られる送信パケットの受信を待ち、通信装置1及び通信装置2相互間ではスワップは実行されない。そして、通信装置1は送信権を保持して、次のIPパケットをフラグメント化して送信パケットを形成し、引続きデータの送信を行う。

【0048】このようにして、通信装置1は、パケットデータの送信を継続することが可能である。

【0049】図5は、送信パケットが相手に正しく受信されなかった場合に、受信側装置からの再送信要求に対して、送信側装置が2つの再送モード（選択再送、連続再送）により、未着の送信パケットの再送信を行う例を説明する説明図である。

【0050】同図において、通信装置1はIPパケットをフラグメント化し、形成した送信パケットを逐次送信する。通信装置2は、各送信パケットの受信に対応して肯定応答信号ACKiを送出する。ここで、無線通信回線にノイズや妨害波等が混入して、送信パケット2について不達が生ずるものとする。通信装置2は、FEC/CRCデコーダによってエラーを検出し、通信装置1に対して否定応答信号NACK2を2回連続に送出して送信パケット2の不達を知らせる。否定応答信号NACKを2回送信するのは、相手に確実に伝えるためである。

【0051】通信装置1は、一連の送信パケットの連続送信中に否定応答信号NACKを受信した場合は選択再送モードを実行する。このモードでは、未着の送信パケット2をバッファメモリから読出して再送信する。通信装置2から通信装置1に否定応答信号NACK2が2回送られてくる。1回目のNACK2が通信装置1に正し

く受信された場合には、通信装置1は送信パケット2を送り、後に受信される2回目のNACK2を無視する。仮に、1回目のNACK2にエラーが生じた場合は、どの番号の再送要求か判らないが、2回目のNACK2が正しく受信できれば、通信装置1は送信パケット2を送ることが出来る。しかし、この例においては、送信パケット2はノイズの影響を受けて通信装置2に正しく受信されない。通信装置2は、受信した他のパケットについて肯定応答信号ACKiを逐次返信する。不達の送信パケット2については否定応答信号NACK2の返信を繰返す。他の送信パケットの受信は終了する。

【0052】通信装置2は、最後の送信パケットnを受信すると、送信パケット2についての否定応答信号NACK2と最終送信パケットnについての肯定応答ACKnとを送出する。これを受信した通信装置1は、最後の送信パケットを送信したことを確認し、選択再送モードから連続再送モードに再送信モードを切替える。

【0053】連続再送モードでは、未着の送信パケットと同一の送信パケットを複数回、例えば、相手から受信の返答を得るまで繰返し送信する。通信装置1から送信パケット2が連続送信され、その内の一つが通信装置2で正しく復号される。

【0054】通信装置2は、通信装置1に対して肯定応答ACK2を送信する。このとき、自己のIPパケット受信バッファに送信すべきIPパケットが存在すると、通信装置1に対してスワップ要求を送信する。

【0055】通信装置1は、肯定応答信号ACK2を受信し、他に連続再送すべきエラー送信パケットがないことを確認して、再送モードを選択再送モードに切替える。そして、自己のIPパケット受信バッファに次に送信すべきIPパケットが存在しないことを確認し、通信装置2に対して、スワップ要求肯定信号を送出する。

【0056】これを受信した通信装置2は、データの送信権を獲得し、送信系の通信速度を高速に、受信系の通信速度を低速に切替えて、IPパケットのフラグメントを担う送信パケットの送信を開始する。

【0057】このようにして、受信エラーが生じた場合には、最終送信パケット（未送信フラグメント）の有無に対応して選択再送モードと複数再送モードの選択が行われる。一つの送信パケットを再送信する選択再送モードよりも、同一の送信パケットを連続送信する複数再送モードの方が受信側に正しく受信される確率は高くなる。しかしながら、他の送信パケットが送信中である場合には、それ等の送信の妨げとなるので、この状態では選択再送モードにより、パケットデータを再送信している。

【0058】図6は、上述した通信装置1及び2の構成例を説明するブロック図である。同図において、21～28は送信系を、29及び30はアンテナ系を、31～35は制御系を、41～50は受信系を、構成する。

【0059】まず、コンピュータ・システム等の端末装置から入力される全てのIPパケットは受信バッファ21に一旦格納される。そして、IPパケットは、最初のフラグメント発生部22、パケットフラグメント回路23に与えられる。最初のフラグメント発生部22は、IPパケットの長さ情報を含む最初のフラグメントを作成する論理回路を有し、最初のフラグメントを作成する。作成された最初のフラグメントはフラグメント選択回路25に出力される。パケットフラグメント回路23は、伝送すべき各IPパケットを分割して小片（フラグメント）化する。作成されたIPパケットのフラグメントは、フラグメントバッファ24に格納される。

【0060】フラグメント選択回路25は、転送モード制御部32からの指令信号に従って、伝送すべき、最初のフラグメントを最初のフラグメント発生器22の出力から選択し、次以降のフラグメントをフラグメントバッファ24から選択する。選択したフラグメントはFEC/CRCエンコーダ26に送られる。

【0061】FEC/CRCエンコーダ26は、フォワード・エラー・コレクション（FEC, Forward Error Correction）・コードあるいは巡回冗長検査（CRC）を用いてデータパケットをエンコード（符号化）し、送信パケットを形成する。

【0062】セレクタ27は、スワップ制御部35からの制御信号にตอบสนองして、主ルートのFEC/CRCエンコーダ26が出力する送信パケットあるいはFEC/CRCエンコーダ34が出力する返信データの返信パケットを選択し、送信部28に送る。

【0063】送信部28は、データ信号で搬送波を変調して無線周波の変調信号を得、方向性結合器30介してアンテナ30に送る。前述したようにFDD、TDMA/TD、等の種々の信号形式の採用が可能である。方向性結合部29は、送信部28の無線周波信号をアンテナ30に送出し、アンテナ30に到来した無線周波信号を受信部41に送出する。アンテナ30から自由空間に電波が放射され、他の通信装置にIPパケットデータが送信される。自由空間には、周波数、帯域等の伝送方式で規定される通信チャネルが形成される。

【0064】一方、制御系のIPパケット存在検出部31は、通信相手に対してスワップ要求を発するかどうかを決定するために、IPパケット受信バッファ21にIPパケットが存在するかどうかを検出し、その結果を転送モード制御部32に出力する。転送モード制御部32は、ACK（肯定応答）/NACK（否定応答）/スワップ（切替）要求/フラグメント番号等の伝送すべきフレームタイプのモードについて制御を行う主制御部である。転送モード制御部32は、受信側から送られたACK信号/NACK信号/スワップ要求信号に対する返信を判断する。返信発生部33は、転送モード制御部32からの指令信号に基づき、受信したパケットに対するA



CK/NACK信号、スワップ要求信号に対するACK/NACK信号等の返信データを発生する。FEC/CRCエンコーダ(返信ルート)34は、返信データをフォワード・エラー・コレクション(FEC)・コードあるいは巡回冗長検査(CRC)によって符号化し、得られた返信パケットを既述セクタ27に送る。

【0065】スワップ制御部35はスワップ動作に対応して各部の通信速度の切替を制御する役割を担っており、転送モード制御部32からの指示に基づいてセクタ27、送信部28、受信部41、セクタ42、FECデコーダ49に使用すべき、64 kb/sあるいは4 kb/sの通信チャネルの伝送速度レートについての選択信号を送る。

【0066】次に、受信部41は、図示しない通信装置からの無線周波信号をアンテナ30、方向性結合部29を介して受信し、データ信号に復調する。セクタ42は、スワップ制御部35からの制御情報に従い、受信パケット・データをFECデコーダ(返信ルート)49あるいはFEC/CRCデコーダ(主ルート)43に送る。

【0067】FEC/CRCデコーダ43は、受信したデータを復号し、使用されたFECあるいはCRCに基づいてエラーの有無を検出する。エラー検出及びエラー・フラグメント番号(あるいは送信パケット番号)は転送モード制御部32に報告される。エラーコレクションを経たデータはフラグメント格納回路44に出力される。

【0068】フラグメント格納回路44は、供給されるフラグメント・データから、後述の自動再送要求(ARQ)によって繰返し送信された余分のフラグメントやデータとしての不要部分であるオーバーヘッドを去除し、フラグメントバッファ45に渡す。フラグメントバッファ45は、受信したフラグメントを格納する。受信完了検出部46は、第1フラグメントのIP-Len情報、各フラグメントに付された送信順位番号等を参照して全てのフラグメントを受信したかどうかを検出する。パケットデフラグメント回路47は、全てのフラグメントが受信されると、受信完了検出部46からの信号を受けて、IPパケットを形成するために全てのフラグメントを順番に結合する。IPパケット送信バッファ48は、復元されたIPパケットを一旦格納し、コンピュータ・システム(端末装置)に送出する。

【0069】FECデコーダ(返信)49は、受信部41が受信した受信装置側からの返信パケットをデコード(復号)し、エラーを検査する。返信解析部50は、受信した返信内容を解析し、これを転送モード制御部32に知らせる。

【0070】次に、上述した通信装置のデータ送信における制御動作について図7を参照して説明する。同図は、通信装置1におけるデータ送信モードを説明するフ

ローチャートである。

【0071】このモードでは、通信装置1からデータを送信する送信系の通信速度が64 kbps、返信データを受信する受信系の通信速度が4 kbpsに設定される。これに対応して、相手側(受信側)通信装置2の受信系の通信速度が64 kbps、送信系の通信速度が4 kbpsに設定される。通信速度の切替はスワップ制御部35によって行われる。

【0072】まず、転送モード制御部32は、IPパケット存在検出部31の出力によって、IPパケット受信バッファ21にIPパケットが存在するかどうかを判別する(S22)。

【0073】IPパケットが存在しない場合、受信側の通信装置からスワップ要求が送られているかどうかを判断する(S42)。スワップ要求が存在すれば(S42; Yes)、スワップ肯定(ACK SWAP)信号を送信する。これにより、送信権が受信側に移動する(S44)。スワップ要求が存在しなければ(S42; No)、IPパケットの待受け状態(S22)となる。

【0074】受信バッファ21にIPパケットが存在している場合(S22; Yes)、入来したIPパケットを、最初のフラグメント発生部22、パケットフラグメント回路23、フラグメントバッファ24及びフラグメント選択回路25によってフラグメントに分解する(S24)。分解した各フラグメントをエンコーダ26によって送信パケットに形成し、これを送信部28、方向性結合部28及びアンテナ30を経て、他方の通信装置(受信側)に送信する(S26)。

【0075】転送モード制御部32は、受信側からの送信フラグメントに対する返信がNACK(否定応答)信号かどうかを判別する(S28)。NACK信号は、送信パケット(あるいはフラグメント)が正しく受信(復元)されなかったことを意味する。NACK信号でない場合(S28; No)、すなわち、ACK信号を受信した場合には、最後のフラグメントを送信したかどうかを判別する(S30)。まだ、最後のフラグメントではない場合(S30; No)には、フラグメントの送信を繰返す(S26~S30)。

【0076】全てのフラグメントの送信が終了した場合(S30; Yes)、スワップ要求を受信しているかどうかを確認する(S32)。スワップ要求を受けていない場合(S32; No)には、受信バッファ21に送信すべき次のIPパケットが残っていないかを確認する(S34)。残っている場合には(S34; Yes)、ステップS24から繰返し、当該パケットのフラグメントを送信する。残っていない場合には(S34; No)、IPパケットの待受け状態(S22)に戻る。

【0077】一方、フラグメントの送信後にNACK信号を受信した場合(S28; Yes)、このNACK信号が同一フラグメントについて重複して送信(複送)さ

れたものかどうかを判別する(S46)。同一フラグメントについて既にNACK信号を受信しているばあいには(S46; Yes)、このNACK信号を無視(廃棄)し(S48)、フラグメント送信ルーチンのステップS30に移行する(S48)。

【0078】NACK信号が当該フラグメントについて最初のものである場合(S46; No)、最後のフラグメントの送信が完了したかどうかを判断する(S50)。これは、自己のフラグメントの送信記録あるいは相手装置からの肯定信号ACK<sub>n</sub>の受信記録により確認可能である。まだ、最後のフラグメントでない場合(S50; No)、には、受信側で正しく受信(あるいは復元)されなかったフラグメントを再送信する(S52)。これは、選択再送モードに対応する。そして、ステップS26に戻って次のフラグメントを送信する。最後のフラグメントが送信された場合(S50)には、後述する、同一フラグメントを連続して再送信する連続再送モードを実行する。

【0079】また、一連のフラグメントの送信終了後(S30; Yes)に、スワップ要求を受信した場合(S32; Yes)には、IP受信バッファにIPパケットが残っているか確認する(S36)。残っている場合には(S36; Yes)、受信側にスワップ否定応答(NACK SWAP)を送出し(S38)、ステップS24に移行して、次のIPパケットのフラグメンテーション、フラグメント送信を行う(S26~S30)。

【0080】一方、IP受信バッファにIPパケットが残っていない場合には(S36; No)、送信権を受信側装置に移すべく、スワップ肯定(ACK SWAP)信号を送出する(S40)。このスワップ肯定に対応してスワップ指令がスワップ制御部に送られ、送信系及び受信系の通信速度(あるいは通信チャンネル)が交替する。その後、IPパケットの待受け状態(S22)に移行する。

【0081】次に、連続再送信モードについて図5及び図8に示すフローチャートを参照して説明する。

【0082】連続再送信モードは、最後のフラグメントの送信後に実行される(S50; Yes)。連続再送信モードでは、受信側から送られたNACK信号に該当するフラグメントを、連続して繰返し送信する(S72)。送信したフラグメントに対して受信側からACK信号を送り返してきたかどうかを判断する(S74)。ACK信号を受信していない場合(S74; No)には、ステップS72に戻って連続送信を繰返す。ACK信号を受信した場合(S74; Yes)には、他に連続再送信モードで送信すべき、NACK信号を受けた次のフラグメントがあるかどうかを確認する(S76)。ある場合(S76; Yes)には、次フラグメントの連続送信を行う(S72~S74)。ない場合には(S76; No)、ステップS32に移行し、スワップ(S32)や次のIPパケットのフラグメントの送信(S3

4)等の処理を行う。

【0083】次に、通信装置1のデータ受信における制御動作について図9に示すフローチャートを参照して説明する。

【0084】受信モードでは、受信チャンネルの通信速度が64 kbps、送信チャンネルの通信速度が4 kbpsに設定される。これに対応して、送信側通信装置の送信チャンネルの通信速度が64 kbps、受信チャンネルの通信速度が4 kbpsにそれぞれ設定される。通信速度の切替はスワップ制御部35によって行われる。

【0085】受信モードにおいては、転送モード制御部32は、常時、FEC/RECデコーダ43の出力を監視している。この出力を監視することによって受信された送信パケット(フラグメント)の番号、データエラーの有無等が判る。

【0086】転送モード制御部32は、FEC/RECデコーダ43の出力から相手装置からの送信パケットを受信したかどうかを判別する(S82)。パケットを受信しない場合(S82; No)は、端末装置からIPパケット受信バッファ21に、送信すべきIPパケットが入力されているかを確認する(S94)。

【0087】IPパケットが存在しない場合(S94; No)には、パケットの待受け状態(S82)を継続する。IPパケットが存在する場合(S94; Yes)には、送信権を得るべく、返信発生部33の返信出力ルートを通じてスワップ要求を送信する(S86)。

【0088】パケットを受信した場合(S82; Yes)、この受信パケットにエラーがあるかどうかを、FEC/CRデコーダ43によってチェックする(S84)。エラーが存在する場合(S84; Yes)には、該当フラグメントについてのNACK信号を複数回、例えば2回送信する(S98)。この送信は、返信発生部33の返信出力ルートを使用する。エラーが存在しない場合(S84; No)には、受信パケットから分離されたフラグメントをフラグメント格納回路44を介してフラグメントバッファ45に格納する。

【0089】次に、返信解析部50の出力により、受信パケットがスワップ要求(S96)に対するスワップ肯定(ACK SWAP)信号であるかどうかを判別する(S86)。スワップ肯定信号を受信した場合(S86; Yes)には、送信系と受信系の通信速度のスワップを行い(S100)、既述した送信モードへ移行する。

【0090】スワップ肯定信号を受信しない場合(S86; No)、最後のパケットを受信したかを判別する(S88)。最後のパケットではない場合(S88; No)には、受信パケットに対するACK信号を送信(S102)し、次のパケットの着信を待受ける(S82)。

【0091】最後のパケットを受信した場合(S88; Yes)、IPパケットバッファ21にIPパケットが

入力されているかどうかを判別する(S90)。存在しない場合(S90;No)、受信パケットに対するACK信号を送信側に送出し(S102)、次のパケットの着信を待受ける(S82)。

【0092】次のIPパケットが入力されている場合(S90;Yes)、送信側に受信パケットのACK信号とスワップ要求を送信する(S92)。その後、ステップS82に戻り、待受け状態(S82, S94)となる。

【0093】図10は、他の実施の形態を説明する部分的なフローチャートである。

【0094】上述した実施の形態では、通信装置1が送信エラー通知に対して、最後のパケット(フラグメント)を送信したかどうかを判別して(S50)、該当するパケットについて選択的再送(S52)を行うか、連続再送(S72)を行うかを定めている。しかし、受信側の通信装置において、図10に示すように、ステップ84の後に、最後のパケットを受信したかどうかを判別して(S112)、該当するパケットについて選択的再送を要求する(S98)か、連続再送を要求する(S114)かを決定し、送信側通信装置がこれに従うようにすることとしても、同じ効果が得られる。

【0095】このように、本発明に係る不平衡データ通信システムでは、通信装置間に同時に送信と受信とを行える全二重回線が形成され、この回線は、高速と低速の通信速度の異なる回線からなる不平衡通信回線によって構成される。大量のデータの送受信に高速回線を割当て、返信等の送受信に低速回線を割当てるので、システム全体としてデータ通信に要する時間を短縮することが可能となる。

【0096】そして、送信権を持つ通信装置(送信側)が高速回線でデータを送信し、相手装置は高速回線でデータを受信する。送信側通信装置が送信すべきデータがなくなったときに、相手(受信側)に送信権を譲ってデータの送受を交替する。従って、送信すべき一連のデータの遮断が回避される。これは、電話や、音声・画像等のマルチメディアのデータ再生に都合がよい。また、交替のアルゴリズムや機械的構成が比較的簡単に済む。

【0097】データの伝送にエラーが生じたときには、再送信データを着信が返答されるまで連続送信するので、ノイズに対するデータ伝送の信頼性が高く、様々なノイズが発生する無線通信に好ましい。

【0098】なお、実施例では、高速回線でデータ信号を下り方向に伝送し、低速回線で返信信号等を上り方向に送っているが、各回線はデータの多重が可能であり、低速回線で返信信号の他に上りデータ信号を送ることも可能である。

【0099】また、無線通信においては、外乱が混入しやすいのでデータの再送が必要となる場合が生じ得るが、未着の送信データを複数再送することによって、相

手側への受信確率を高めることが可能となる。

【0100】また、通信媒体は自由空間の他、導体やオプチカルファイバ等の各種通信ケーブルを使用することが可能である。また、局間の通信回線のみならず、企業内通信回線、ローカルエリアネットワーク、インターネット等にも適用可能である。

【0101】発明の実施の形態2、発明の実施の形態1の伝送方法及び装置は、伝送効率の高いインターネットプロトコル(IP)パケットの無線伝送方式を実現するものであり、インターネット、電子メールの普及とモバイルコンピューティング時代の到来に対応できるものである。なお、以下の説明で「フレーム」という用語を「フラグメント」とともに用いるが、これは発明の実施の形態1の「フラグメント」と同じ意味である。

【0102】発明の実施の形態1の伝送方法及び装置である、ハイブリッドARQ SR/MC (Hybrid Automatic Repeat Request (ARQ) Selective Repeat (SR)/Multi Copy (MC)) では、分割したIPパケットの最後のフレームが送信完了するまでSRを行い、最終フレーム送出後に送信確認されていないフレームに対し、MCにてフレーム伝送を行う。この方式では、データのスループット、特にバーストノイズ発生時のデータリカバリーが優れているという利点があるが、他方、以下の問題点がある。

【0103】(1) Protocol Data Unit (PDU)の構成の中で送信順序番号N(S)、受信順序番号N(R)の占める領域が大きいため、フレーム効率が低い。

【0104】(2) SRからMCに移行する際に、データ送信終了又はMCモードに移移するかの判断を行うため、アイドルフレーム送信が必要となりデータ伝送効率を低下させる。

【0105】そこで、この発明の実施の形態2では、データ伝送効率の向上に着目し、モジュロ概念を取り入れたハイブリッドARQを提案する。まず、動作原理の概略について説明し、次に処理の詳細について説明する。

【0106】この発明の実施の形態2の方式は、分割されたIPパケットをいくつかの単位にまとめ、それをブロックとし、ブロックごとにハイブリッドARQを行うものである。この様子を図11に示す。また、この発明の実施の形態2及び従来(実施の形態1)のフレーム構成を図12に示す。同図の(a)は従来のブロックを設けないときのフレーム構成であり、このとき(a)のヘッダーとして4バイト使用しているが、そのうち1バイトは必要とされていない領域であるため、実効値を計算する際はヘッダーを3バイトとする。(b)はこの発明の実施の形態2のブロックを設けたときのフレーム構成である。(b)において、最初のバイトに送信側順序番号N(S)、受信側順序番号N(R)、情報結合ビット(1ビット)、ブロック識別子(1ビット)が含まれる。情報結合ビットは、送信されたパケットが一連のも

のであるか、それとも最後のものであるかを示すためのビットである。ブロック識別子は、この発明の実施の形態2がIPパケットを複数のブロックに分割したことから必要になったものであり、隣接するブロックを区別するためのものである。例えば、連続するブロックに対して順次「0」「1」「0」「1」・・・というようにコードが割り当てられる。これは送信側順序番号N(S)が1ビット増えると考えられることもできる。この1ビットのブロック識別子によれば隣接するブロック間の区別はできるが、それ以上離れたブロックについては識別できないが、問題はない。あるブロックで送信できなかったパケットは次のブロックの送信までに、マルチコピーモードにより必ず送信されるから、隣接するブロック間を区別できれば十分だからである。なお、ブロック識別子を2ビット以上設けることも可能である。ブロック識別子のビット数を増やせば多くのブロックを識別できるようになる。このブロック識別子は、後述の図16において、ブロック0のパケットnの送信後に続けてブロック1のパケット1-3を送信するために用いられる。

【0107】図12から分かるように、ブロックサイズを8としたとき、レイヤー2で使用するフレーム、PDUの構成要素である送信側順序番号N(S)と受信側順序番号N(R)の使用ビット数が7ビットから3ビットに減り、情報部が増すため、フレーム効率を4.55%向上させることができる。ここではフレームサイズ22バイト、フレーム長5.5msと仮定した。例えば、図13に示すように、1518バイトのデータを送ろうとした場合、従来は、同図(a)のように80フレームを必要としたが、この発明の実施の形態2によれば76フレームですむ。

【0108】また、ブロック間に存在する無駄なフレーム送信を有効に利用するために、PDUの構成の一部にブロック識別子を設け、ブロックの前後判断できるようにすることで、送信中のブロックのMCへの遷移判断を待たずに新ブロックの送信が可能となる。IPパケット間の連続送信実現方法は次の通りである。

【0109】送信データの連続性においては、上位プロトコルにTCP/IPを想定しているため、無線でデータを送信中に次のIPパケットが送られていることは十分考えられる。そこで、IPパケットは上位レイヤからの受信と同時に分割しておき、ブロックの最終フレームのACK/NACKを待たずに、新ブロックの先頭フレームを送信する。このことを図14を用いて説明する。同図(a)は従来(実施の形態1)の方式であり、同じく(b)はこの発明の実施の形態2の方式である。

(a)において、フレーム3が到達しなかったとき、最後のフレーム4が送信された後、フレーム3がマルチコピーモードで再送される。しかし、フレーム4の送信とフレーム3の再送の間に空白(Empty)が発生する。これはブロック間の前後判断を間隔を空けることにより行

うためである。これに対し(b)において、フレーム4が送信された後、直ちに次のブロックのフレーム1が送信され、その後、フレーム3が再送される。したがって空白は発生しない。フレーム3の再送後、次のブロックのフレーム2が送信される。これは、ブロック識別子によりブロック間の前後判断を行うので間隔を空けることが不要になるからである。

【0110】シミュレーションよりフレームエラーレート(Frame Error Rate: FER)が変化したときのスループットを評価した。結果を図15に示す。FERが $10^{-2}$ のとき、従来のハイブリッドARQは85.55%(点線のグラフ)であり、これに対し、この発明の実施の形態2によれば90.00%(実線のグラフ)であり、この方式の方が4.50%スループットが向上する。

【0111】以上のように、この発明の実施の形態2によれば、実施の形態1のハイブリッドARQにモジュロの概念を取り入れ、分割されたIPパケットをある単位にまとめたブロックごとにハイブリッドARQを行うようにしたので、フレーム効率が4.55%向上する。また、フレーム中の空きビットを利用したブロック識別子を用いることにより、パケットの連続送信が可能になる。IPパケットのスループットについて計算機シミュレーションにより評価した結果、FERが $10^{-2}$ の点において、この発明の実施の形態の方が4.50%スループットを向上できる。

【0112】次に伝送手順の詳細について説明する。

【0113】図16は、この発明の実施の形態2において、送信パケットが相手に正しく受信されなかった場合に、受信側装置からの再送信要求に対して、送信側装置が2つの再送モード(選択再送、連続再送)により、未着の送信パケットの再送信を行う例を説明する説明図である。

【0114】同図において、B0はブロック0の伝送シーケンスを示し、B1はブロック1の伝送シーケンスを示す。通信装置はIPパケットをフラグメント(フレーム)化し、形成した送信パケットを逐次送信する。通信装置は、各送信パケットの受信に対応して肯定応答信号ACK iを送出する。ここで、無線通信回線にノイズや妨害波等が混入して、送信パケット2について不達が生ずるものとする。通信装置は、FEC/CRCデコーダによってエラーを検出し、通信装置1に対して否定応答信号NACK 2を送出して送信パケット2の不達を知らせる。

【0115】通信装置1は、一連の送信パケットの連続送信中に否定応答信号NACKを受信した場合は選択再送モードを実行する。このモードでは、未着の送信パケット2をバッファメモリから読出して再送信する。NACK 2が通信装置1に正しく受信された場合には、通信装置1は送信パケット2を送る。しかし、この例におい

ては、送信パケット2はノイズの影響を受けて通信装置2に正しく受信されない。通信装置2は、受信した他のパケットについて肯定応答信号ACK<sub>i</sub>を逐次返信する。不達の送信パケット2については否定応答信号NACK<sub>2</sub>の返信を繰返す。他の送信パケットの受信は終了する。ここまですがブロック0(B0)の伝送シーケンスである。

【0116】通信装置2は、ブロック0の最後の送信パケットnを受信すると、次のブロック1の送信パケット1、2、3を順次送信する。その後、伝送モードを連続再送モードに変更し、送信できなかったブロック0のパケット2を連続送信する。相手側からACK<sub>2</sub>が返され、ブロック0のパケット2が相手側に到達したことを確認できた後に、伝送モードを選択再送モードへ変更し、ブロック1の残りの送信パケット4、5、6を送信する。なお、ブロック識別子がない場合は、再度のパケットnを送信した後、そのACKが返るまで次のパケットを送れなかった。図16のように続けて送ることができるのは、ブロック識別子により隣接するブロックを区別できるからである。

【0117】このように、送信できなかったパケットが存在する場合でも、そのブロック0の送信終了後、連続再送モードで送信できなかったパケットを連続送信するまでの間に、次のブロック1のパケット1乃至3を送信できる。実施の形態1の図5において、この期間は使用されていなかったものであるから、この発明の実施の形態2の伝送方法は、より多くのパケットを送信することができる。

【0118】次に処理の詳細について説明する。図17及び図18はこの発明の実施の形態2の概略処理フローチャートを示す。図19及び図20はこの発明の実施の形態2の詳細処理フローチャートを示す。

【0119】まず、図17について説明する。

【0120】IPパケットがあるかどうか判断する(S201)。IPパケットがないとき(NO)はこの処理を繰返す。IPパケットがあるとき(YES)は、図11に示すような、IPパケットのフラグメンテーションを行う(S202)。生成されたフラグメントを送信する(S203)。

【0121】データが正しく到達したかどうか、すなわちNACKを受信したかどうか判断する(S204)。NACKを受信したとき(YES)はデータが正しく到達しなかったものであるから、再送のためにステップS206以降の処理を行う。NACKを受信しないとき(NO)はデータが正しく到達したのであるからステップS205の処理を行う。すべてのフラグメントのうちの最後のフラグメントを送信したかどうか判断する(S205)。送信したとき(YES)は全てのフラグメントの送信は完了し、ステップS201の処理に戻る。送信していないとき(NO)はステップS203の処理に戻

り、残りのフラグメントを送信する。

【0122】一方、正しく到達しなかったデータがあるとき、NACKを受けたフラグメントと同じブロック内の最後のフラグメントが送信されているかどうか判断する(S206)。送信されているとき(YES)は図18の連続再送モード(MultiCopy Mode)に移行する。送信されていないとき(NO)は、NACKを受けたフラグメントを送信する(S207)。

【0123】次に、図18について説明する。

【0124】連続再送モードにおいては、NACKに該当するフラグメントを複数回連続送信する(S208)。送信フラグメントのACKを受信したかどうか判断する(S209)。受信しないとき(NO)は、ステップS208の処理を繰返す。受信したとき(YES)は、送信すべきほかのフラグメントがあるかどうか判断する(S210)。あるとき(YES)は、ステップS208等の処理を繰返す。ないとき(NO)は、MCモードで送信したフラグメントと違うブロックのフラグメントで送信するものがあるかどうか判断する(S211)。あるとき(YES、A)は、図17のステップS207の処理に戻る。ないとき(NO、B)は、図17のステップS205の処理に戻る。

【0125】次に、より詳細なフローチャートである図19(図17に対応)について説明する。

【0126】IPパケットがあるかどうか判断する(S201)。IPパケットがないとき(NO)はこの処理を繰返す。IPパケットがあるとき(YES)は、IPパケットのフラグメンテーションを行う(S202)。

【0127】タイムアウト(T.O.)したフラグメントでメモリに確保されているものがあるかどうか判断する(S220)。あるとき(YES)はステップS225に進み、ないとき(NO)はステップS221に進む。

【0128】フラグメントが正しく受信されたかどうか判断する(S221)。正しく受信されたとき(YES)はステップS222に進む。正しく受信されなかったとき(NO)はステップS231に進み、タイムアウトかどうか判断する(S231)。タイムアウトのとき(YES)は、タイムアウトしたフラグメントとNACKを送信し(S232)、タイムアウトでないとき(NO)は、フラグメントとNACKを送信する(S233)。そしてS232、S233の後にステップS220の処理に戻る。

【0129】受信フレームのタイプを判断する(S222)。U/EMPTYフレームのときは1フレームの場合と同じような処理がなされるものの、ACK/NACKを送信しない点が異なる。1フレームのときはステップS223に進み、タイムアウトかどうか判断する(S223)。

【0130】タイムアウトのとき(YES)は、タイム

アウトしたフラグメントとACKを送信し(S235)、その後、ステップS220の処理に戻る。

【0131】タイムアウトでないとき(NO)は、最後のフラグメントを送信したかどうか判断する(S224)。送信したとき(YES)は最初の処理S201に戻る。送信していないとき(NO)はステップS204に進む。

【0132】一方、ステップS220で、T.O.したフラグメントでメモリに確保されているものがあるとき(YES)は、フラグメントは正しく受信されたかどうか判断する(S225)。正しく受信されたとき(YES)はタイムアウトかどうか判断し(S226)、そうでなければ(NO)ステップS204に進み、そうであれば(YES)、タイムアウトしたフラグメントとACKを送信し(S230)、その後にステップS220の処理に戻る。

【0133】他方、ステップS225で正しく受信されなかったと判断されたとき(NO)はタイムアウトかどうか判断し(S227)、タイムアウトのとき(YES)はタイムアウトしたフラグをメモリに確保(S228)してから、タイムアウトでないとき(NO)はすぐにフラグメントとNACKを送信する(S229)。

【0134】ステップS204では、NACKを受信したかどうか判断し、受信していないとき(NO)はフラグメントとACKを送信し(S240)、ステップS220に戻る。受信しているとき(YES)は、NACKを受けたフラグメントと同じブロック内の最後のフラグメントが送信されているかどうか判断する(S206)。送信されているとき(YES)は図20の連続再送モードに進む。送信されていないとき(NO)はNACKを受けたフラグメントとACKを送信し(S241)、ステップS220に戻る。

【0135】次に、図20について説明する。

【0136】タイムアウトかどうか判断する(S250)。タイムアウトのとき(YES)はタイムアウトしたフラグメントをメモリに確保した(S251)後、タイムアウトでないとき(NO)はすぐに、フラグメントが正しく受信されたかどうか判断する(S252)。正しく受信されたとき(YES)はステップS253に進み、そうでないとき(NO)はステップS258に進む。

【0137】ステップS258では、カウンタが最大(MAX)であるかどうか判断し、最大のとき(YES)は、MCにてほかに送信するフラグメントがあるかどうか判断する(S260)。送信するフラグメントがあるとき(YES)は、フラグメントとNACKを送信し(S261)、その後、ステップS250の処理に戻る。送信するフラグメントがないとき(NO)は、図19のステップS220(A部)に戻る。一方、ステップS258で最大でないとは判断されたとき(NO)は、フ

ラグメントとNACKを送信し(S259)、その後、ステップS250の処理に戻る。

【0138】ステップS253では、NACKを受信したかどうか判断する(S253)。NACKを受信したとき(YES)は、さらにMCにて送信中のフラグメントのNACKかどうか判断し(S254)、NOのときはNACKを受けたフラグメントをメモリに確保した(S255)後、YESのときは直接、ステップS256に進む。一方、ステップS253でNACKを受信しなかったときは直接ステップS256に進む。

【0139】ステップS256では、カウンタが最大(MAX)であるかどうか判断し、最大のとき(YES)は、MCにてほかに送信するフラグメントがあるかどうか判断する(S262)。送信するフラグメントがあるとき(YES)は、次のフラグメントとNACKを送信し(S263)、その後、ステップS250の処理に戻る。送信するフラグメントがないとき(NO)は、図19のステップS220(A部)に戻る。一方、ステップS256で最大でないとは判断されたとき(NO)は、フラグメントとNACKを送信し(S257)、その後、ステップS250の処理に戻る。

【0140】以上のフローチャートは一例であって、先に述べた処理が可能であれば、処理の順序あるいは内容は適宜変更できる。

【0141】次に、パケットのフレーム構成の詳細を説明する。

【0142】図21は、発明の実施の形態1のフレームフォーマット(レイヤー2)を示す。

【0143】図22は、発明の実施の形態2に係るフレームフォーマットを示す。これらに対比するとわかるように、1フレーム当たりの情報フィールドが2バイト多くなっていて、この分、多くのデータを送ることができる。図22において、Iフレーム番号(N(S))は0~7の値(3ビット)をとり、I・EMPTYフレームのACK/NACKフラグメント番号(N(R))は、0~7の値(3ビット)をとる。

【0144】次に、図21、22の各フィールドについて説明を加える。

【0145】図23は、フレームタイプ(ID)フィールドコードを示す。EMPTYフレームはデータがないときに送られるフレームである。Uフレームはリンク状態を制御するときに送られるフレームである。FCI(Free Channel Information)フレームは1秒ごとにBSから空きチャネル情報をのせて送られるフレームである。IフレームはIPフラグメントからなるデータを送信するフレームである。この発明の実施の形態2では、Iフレームが従来のものと異なるが、他のものは同じである。

【0146】図24は、ACK/NACK識別子(C)フィールドコードを示す。EMPTYはACK/NACKを返す必要がないときに送られる。ACKはデータが正しく受信されたときに

送られる。NACKはデータが正しく受信されなかったときに送られる。

【0147】図25は、ブロック識別子(U)フィールドコードを示す。CHNはチャネル使用許可コマンド、UA\_CHNはチャネル使用許可レスポンス、CONはリンク確立コマンド、UA\_CONはリンク確立レスポンス、DISKは切断コマンド、UA\_DISKは切断レスポンス、RSは受信一時停止、RRは受信可能、BLOCK\_0は受信したN(R)のブロックが0であることを示し、BLOCK\_1は受信したN(R)のブロックが1であることを示す。なお、CHNからRRまでの部分はこの発明の実施の形態2に直接関係しない。

【0148】図26は、送信したフラグメントのブロック識別子(B)フィールドコードを示す。BLOCK\_0は送信したフラグメントのブロック識別子0を示し、BLOCK\_1は送信したフラグメントのブロック識別子1を示す。これが発明の実施の形態2の特徴的な部分である。

【0149】図27は、情報結合ビット(I)フィールドコードを示す。CONTは先頭フレーム又は途中のフレームを示し、DIS\_CONTは最終フレーム又は分割していないフレームを示す。

【0150】次に、各フレームごとのフレーム構成図を説明する。

【0151】図28はEMPTYフレームを示す。EMPTYフレームは送るべき情報がない場合に送られるフレームで、ID、U、N(R)、Iフィールドを使用する。Uフィールドをブロック識別子として使用する以外のときは、Uフィールドは「0」とする。なお、IDが「00」のとき、ブロック識別子(\*)の部分の値は考慮しない。

【0152】図29はUフレームを示す。Uフレームはリンク状態を制御するときに送られるフレームで、ID、U、Iフィールドを使用し、残りのフィールドはすべて「0」とする。

【0153】図30はFCIフレームを示す。FCIフレームはベースステーション(BS)より1秒ごとに送られてくるフレームで、制御フィールドではIDとIを使用し、残りの制御フィールドは「0」とする。

【0154】図31はIフレームはIPフラグメントからなるデータを送信するフレームで、ID、C、U、N(S)、N(R)、B、Iフィールドを使用する。Uフィールドをブロック識別子として以外のときに使用する場合は、「0」とする。

【0155】以上のように、この発明の実施の形態2によれば、1つのIPパケットを複数のブロックにまとめ、これらブロックごとに送信を行うので、送信順序番号N(S)および受信順序番号N(R)はIPパケットに比べて小さなブロック内の番号を表現できれば足り、したがってこれらのビット長を短くすることができる。これに伴い、フレーム内のデータ領域を増やすことができ、フレーム効率を高めることができる。

【0156】また、フレームにブロック識別子を設けて

隣接するブロックを区別できるようにしたので、選択再送(SR)モードから連続再送モード(MC)に移行する際に、データ送信終了又はMCモードに遷移するかの判断を行う必要がなくなる。したがって、アイドルフレーム送信が不要であり、次のブロックのパケットを送信できて、伝送効率を高めることができる。

【0157】本明細書において、手段とは必ずしも物理的手段を意味するものではなく、各手段の機能が、ソフトウェアによって実現される場合も包含する。さらに、一つの手段の機能が、二つ以上の物理的手段により実現されても、若しくは、二つ以上の手段の機能が、一つの物理的手段により実現されてもよい。

【0158】

【発明の効果】以上説明したように、本発明の不均衡データ通信回線における送信速度割当ての変更方法においては、データの送信に高速回線を割当てるに際し、自己に送信すべきデータが存在しなくなったときに、相手に高速回線を開放するようにしているので、比較的簡単な構成及びアルゴリズムで高速及び低速回線相互間の交替を行うことが可能である。

【0159】また、通信装置相互間で未着のデータが生じた場合には、一連の送信データの送信後に、当該未着データが相手に着信するまで連続して送信し続ける送信モードを実行することにより、ノイズ等に対する回線の信頼性を確保することが可能となる。

【図面の簡単な説明】

【図1】 図1は、本発明の実施の形態1の不均衡パケット通信方式の概念を説明するための概略ブロック図である。

【図2】 図2は、本発明の実施の形態1のIPパケットのフラグメンテーション(細分化)を説明する説明図である。

【図3】 図3は、本発明の実施の形態1の通信装置相互間のデータ通信における通常のスワップ(切替)プロセスを説明する説明図である。

【図4】 図4は、本発明の実施の形態1のスワップ要求が否定されてパケットの送信が継続されるプロセスを説明する説明図である。

【図5】 図5は、本発明の実施の形態1の通常モードから連続再送信モードへのモード変更のプロセスを説明する説明図である。

【図6】 図2は、本発明の実施の形態1の不均衡パケット通信方式におけるデータの送受信を担う通信装置の構成例を説明する概略ブロック図である。

【図7】 図7は、本発明の実施の形態1の通信装置の送信モードにおける動作を説明するフローチャートである。

【図8】 図8は、本発明の実施の形態1の連続再送信モードを説明するフローチャートである。

【図9】 図9は、本発明の実施の形態1の通信装置の

受信モードにおける動作を説明するフローチャートである。

【図10】 図10は、本発明の実施の形態1の他の受信モードを説明するフローチャートである。

【図11】 図11は、本発明の実施の形態2の方式にかかる、分割されたIPパケットをいくつかの単位にまとめ、それをブロックとし、ブロックごとにハイブリッドARQを行う様子を示す模式図である。

【図12】 図12は、本発明の実施の形態2の方式のフレーム構成を示す。(a)は従来(実施の形態1)のブロックを設けないときのフレーム構成であり、(b)はこの発明の実施の形態2のブロックを設けたときのフレーム構成である。

【図13】 図13は、本発明の実施の形態2の方式のパケットの構成の一例を示す。(a)は従来(実施の形態1)のブロックを設けないときのパケットの構成であり、(b)はこの発明の実施の形態2のブロックを設けたときのパケットの構成である。

【図14】 図14は、本発明の実施の形態2の伝送シーケンスの例である。(a)は従来(実施の形態1)のブロックを設けないときの伝送シーケンスであり、(b)はこの発明の実施の形態2のブロックを設けたときの伝送シーケンスである。

【図15】 図15は、本発明の実施の形態2の方式の性能を評価するための、フレームエラーレート(Frame Error Rate : FER)が変化したときのスループットを示すシミュレーション結果である。

【図16】 図16は、本発明の実施の形態2の通常モードから連続再送信モードへのモード変更のプロセスを説明する説明図である。

【図17】 図17は、本発明の実施の形態2の動作フローチャートである。

【図18】 図18は、本発明の実施の形態2の(連続再送信モードを示す)動作フローチャートである。

【図19】 図19は、本発明の実施の形態2の詳細動作フローチャートである。

【図20】 図20は、本発明の実施の形態2の(連続再送信モードを示す)詳細動作フローチャートである。

【図21】 図21は、発明の実施の形態1のフレームフォーマット(レイヤー2)を示す。

【図22】 図22は、発明の実施の形態2に係るフレームフォーマットを示す。

【図23】 図23は、フレームタイプ(ID)フィールドコードを示す。

【図24】 図24は、ACK/NACK識別子(C)フィールドコードを示す。

【図25】 図25は、ブロック識別子(U)フィールドコードを示す。

【図26】 図26は、送信したフラグメントのブロック識別子(B)フィールドコードを示す。

【図27】 図27は、情報結合ビット(I)フィールドコードを示す。

【図28】 図28は、送るべき情報がないときの送られるEMPTYフレームを示す。

【図29】 図29は、リンク状態を制御するときに送られるUフレームを示す。

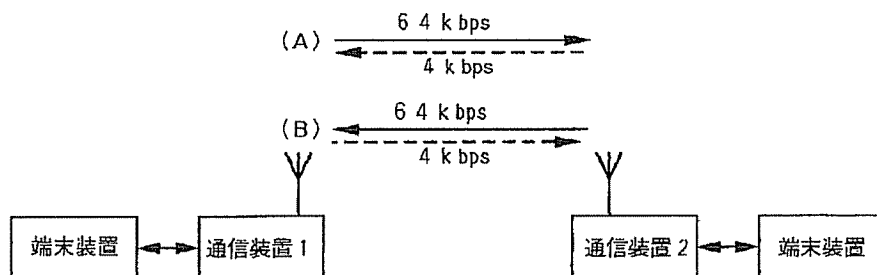
【図30】 図30は、ベースステーション(BS)から所定時間ごとに送られてくるFCIフレームを示す。

【図31】 図31は、データを送信するためのIフレームを示す。

【符号の説明】

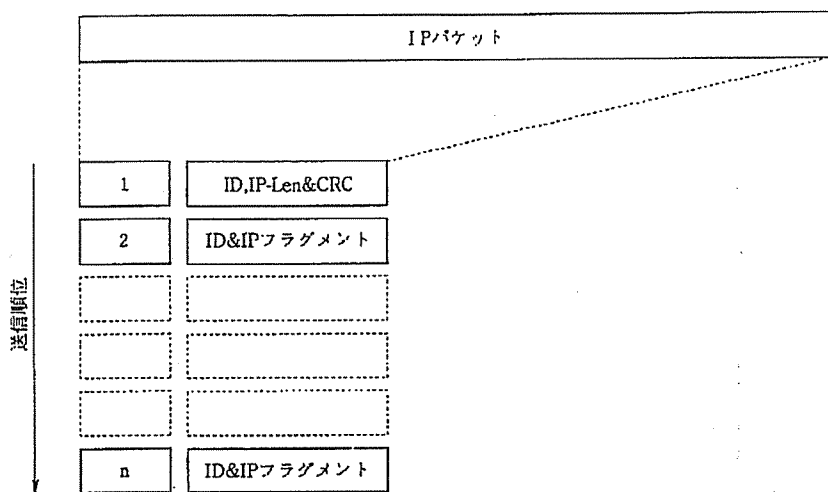
- 21 IPパケット受信バッファ
- 26 FEC/CRCエンコーダ
- 28 送信部
- 32 転送モード制御部
- 41 受信部
- 43 FEC/CRCデコーダ
- 48 IPパケット送信バッファ

【図1】



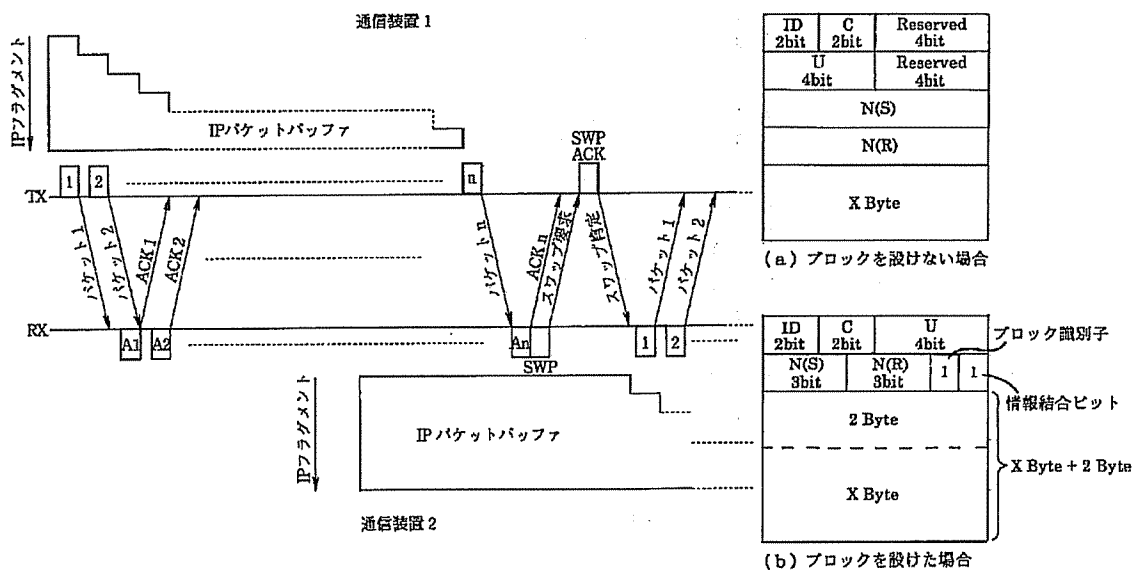


【図2】



【图3】

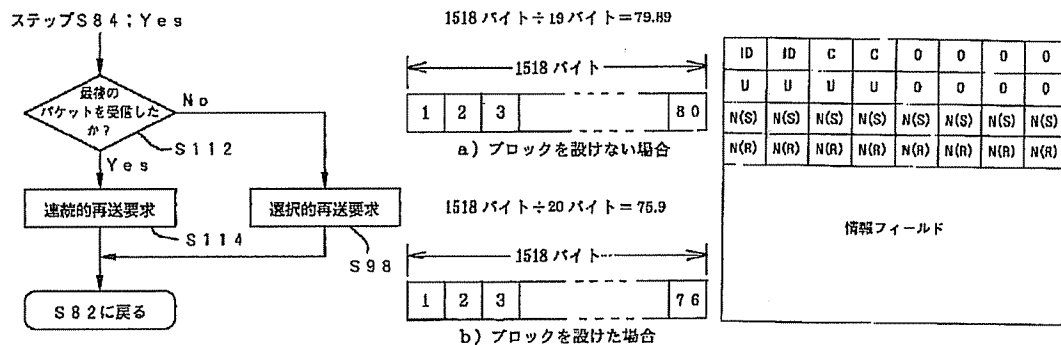
【图 12】



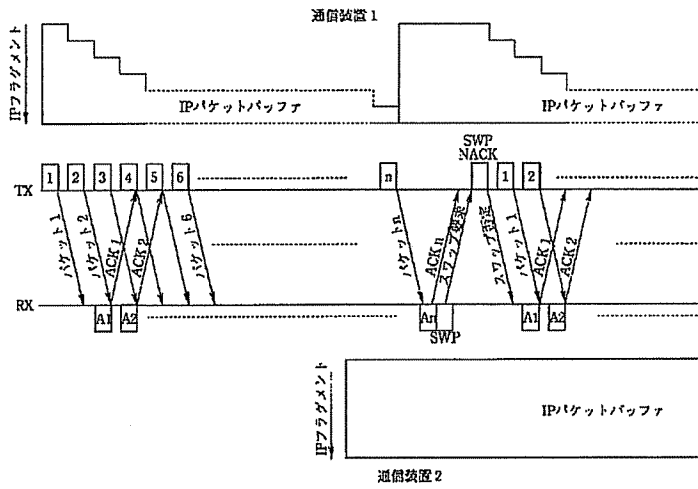
【图 10】

【図13】

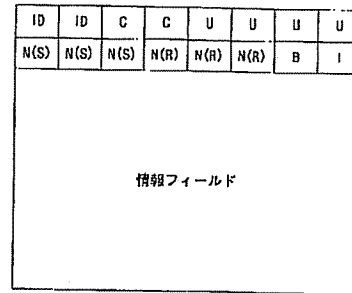
【図21】



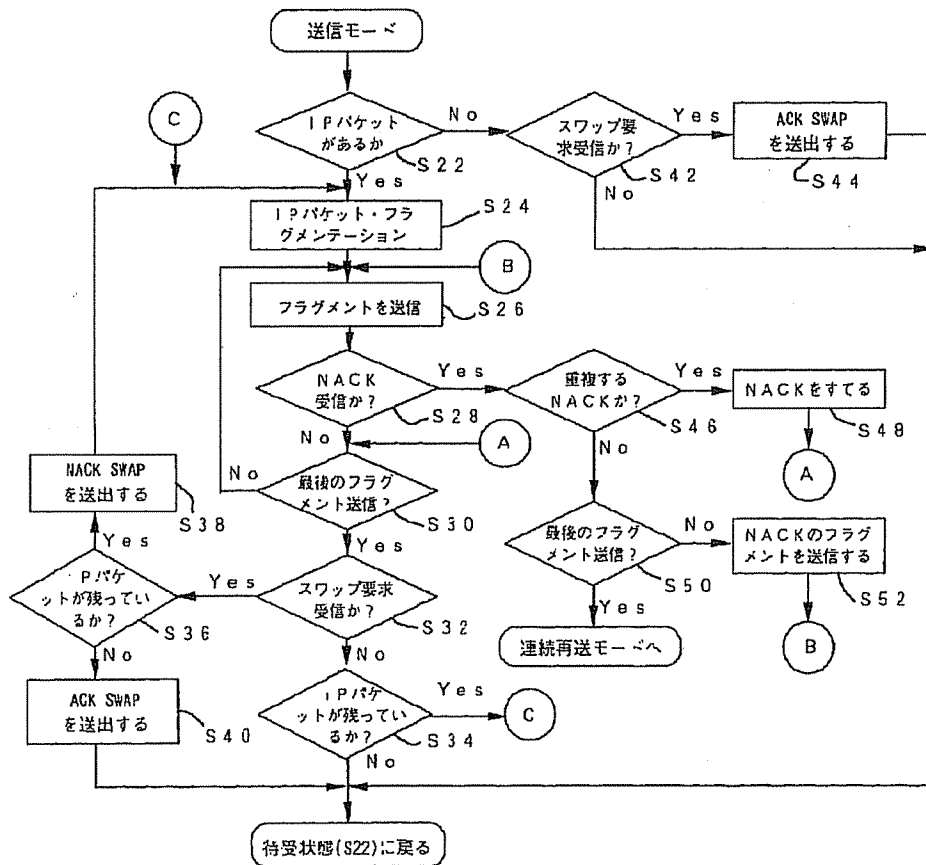
【図4】



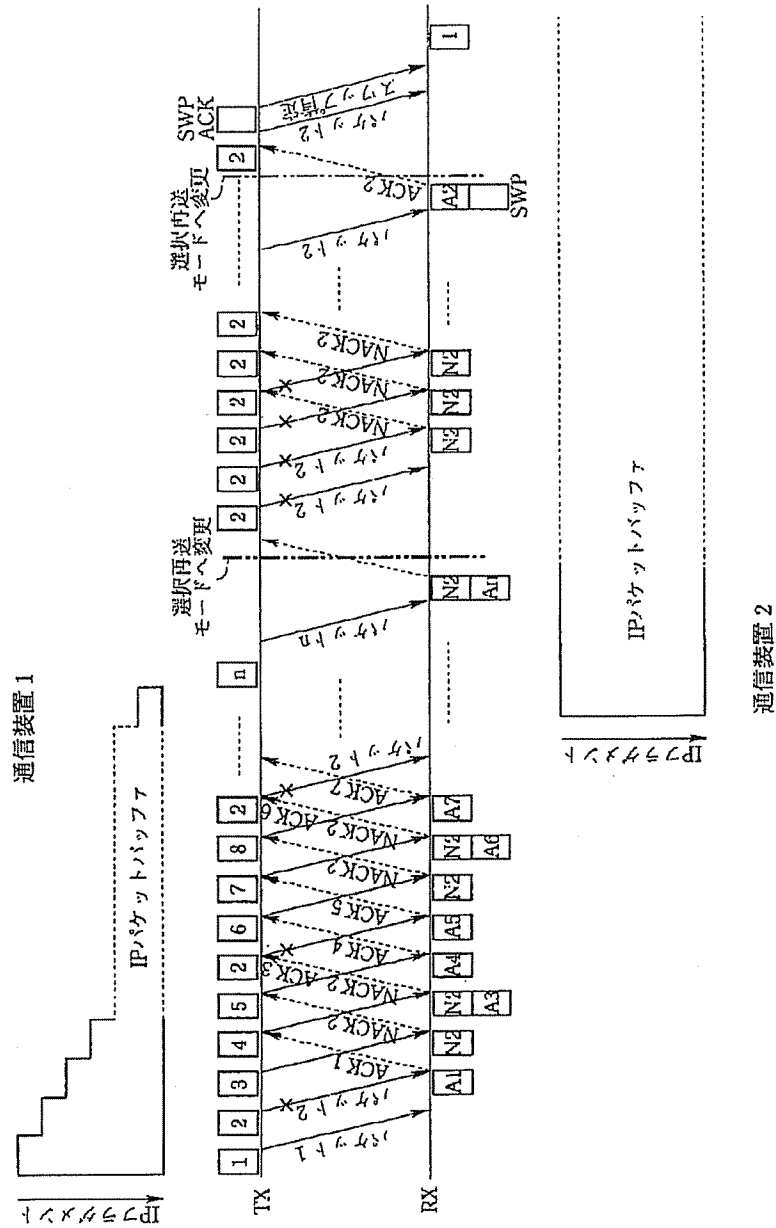
【図22】



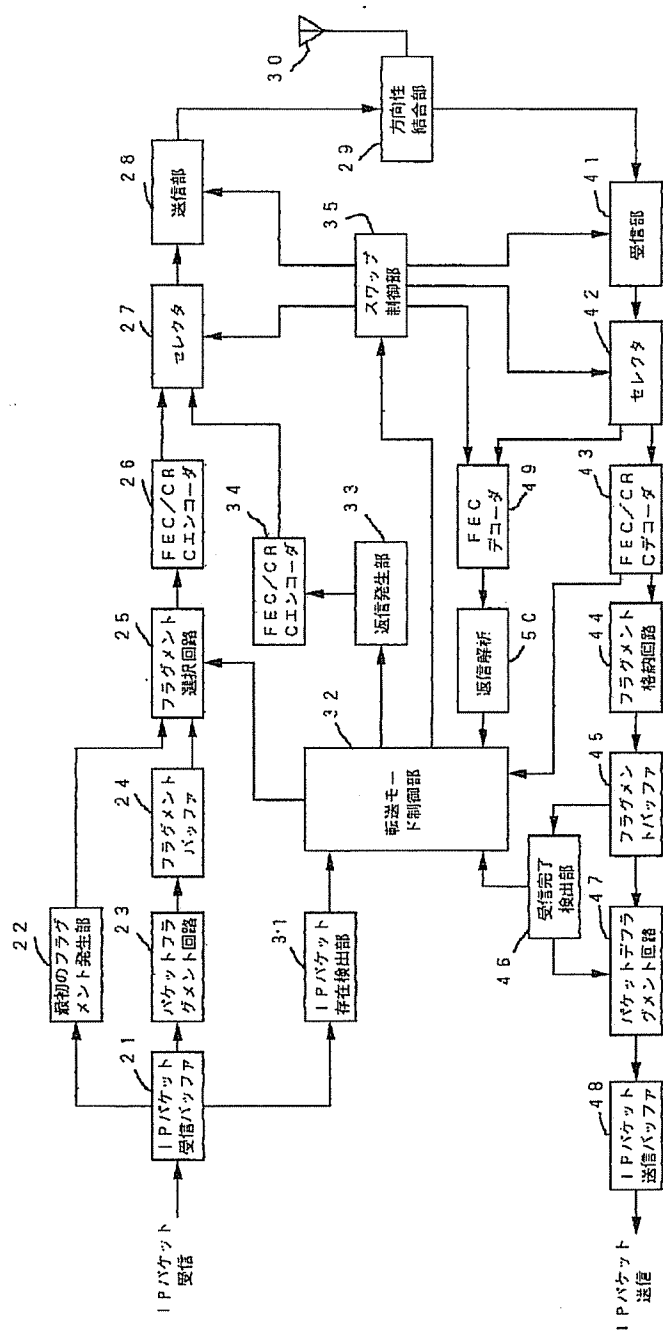
【図7】



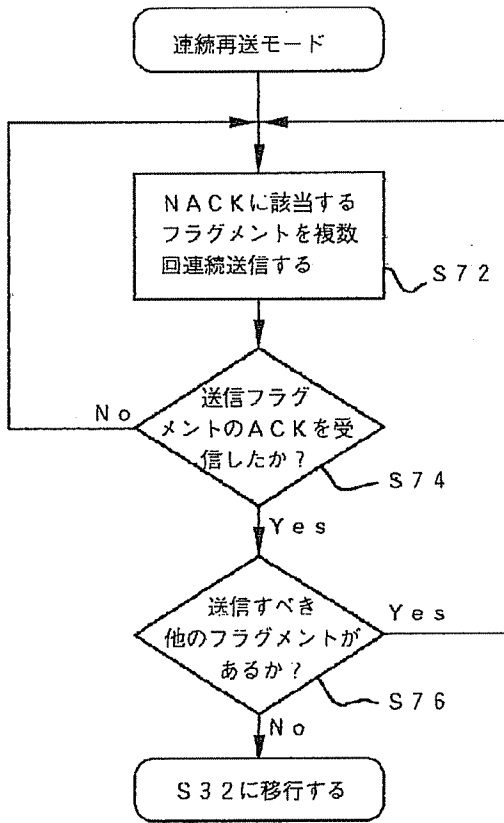
【図5】



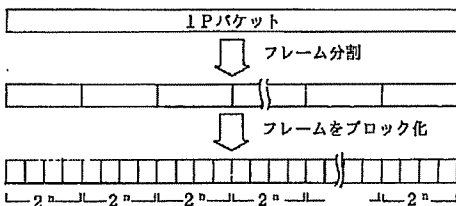
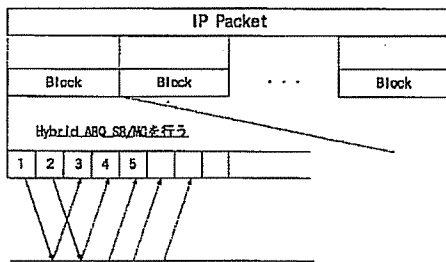
【図6】



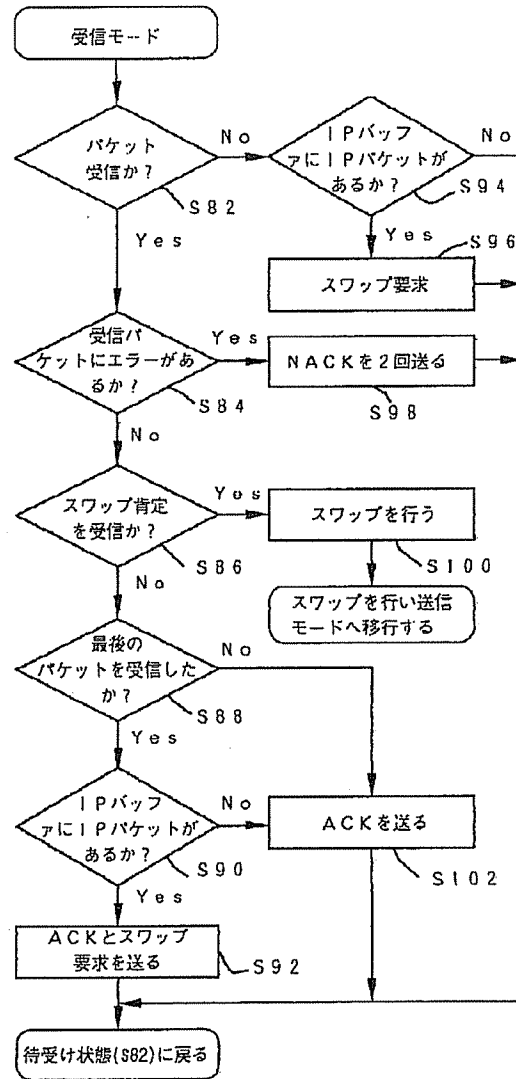
【図8】



【図11】



【図9】



【図23】

【図24】

IDフィールドコード

ID	Frame Type
00	EMPTY
01	U
10	FCI
11	I

Cフィールドコード

C	Control Type
00	EMPTY
01	ACK
10	NACK

【図26】

【図27】

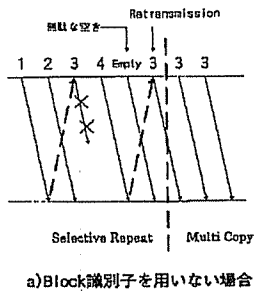
Bフィールドコード

B	BLOCK Type
0	BLOCK_0
1	BLOCK_1

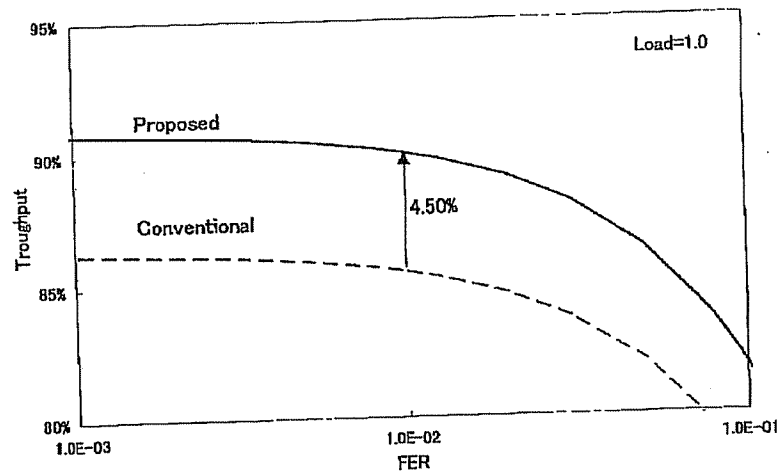
Iフィールドコード

I	I Type
0	CONT
1	DIS_CONT

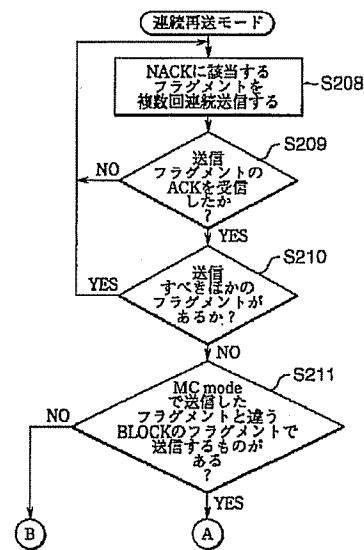
【図14】



【図15】



【図18】



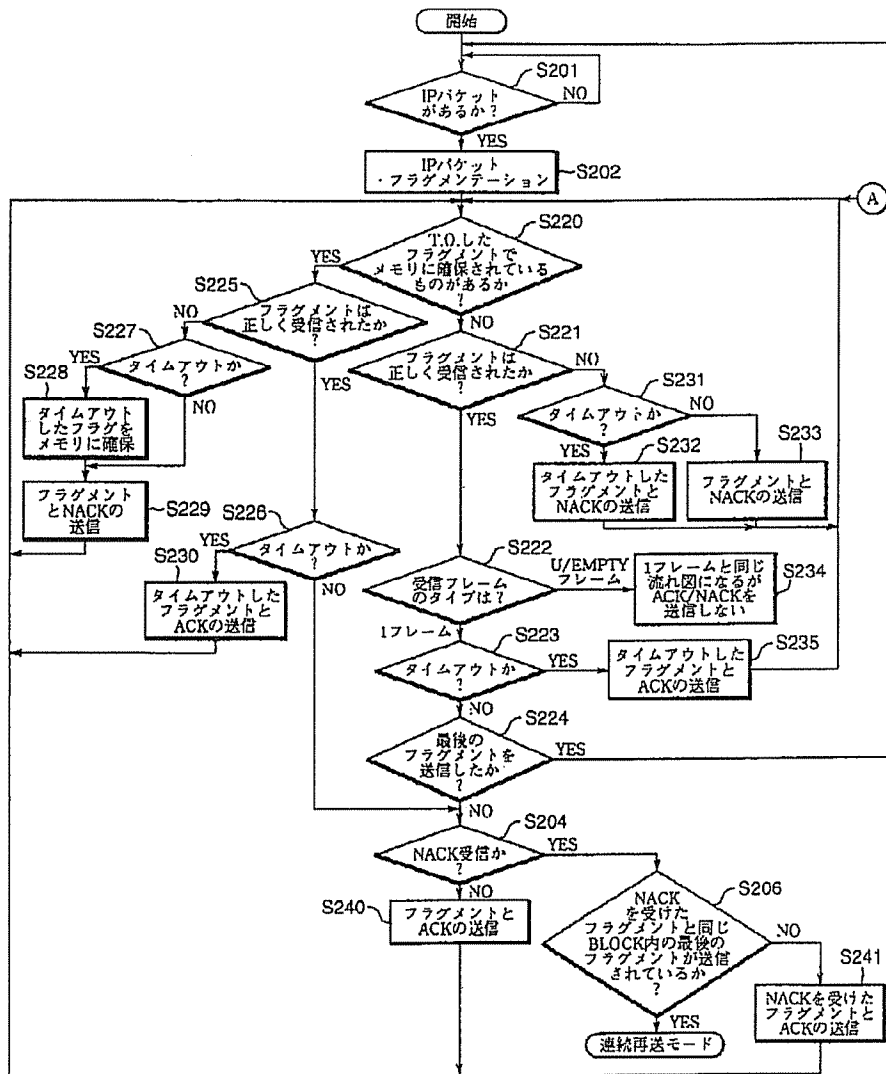
【図25】

Uフィールドコード

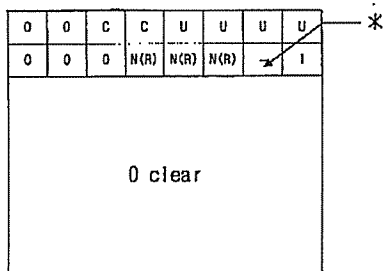
U	U frame type
0001	CHN
0010	UA_CHN
0011	CON
0100	UA_CON
0101	DISC
0110	UA_DISC
0111	RS
1000	RR
1100	BLOCK_0
1101	BLOCK_1



【図19】

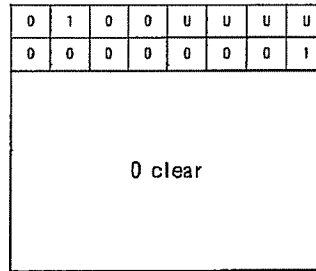


【図28】



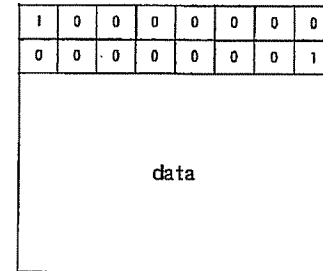
EMPTY フレーム構成図

【図29】



U フレーム構成図

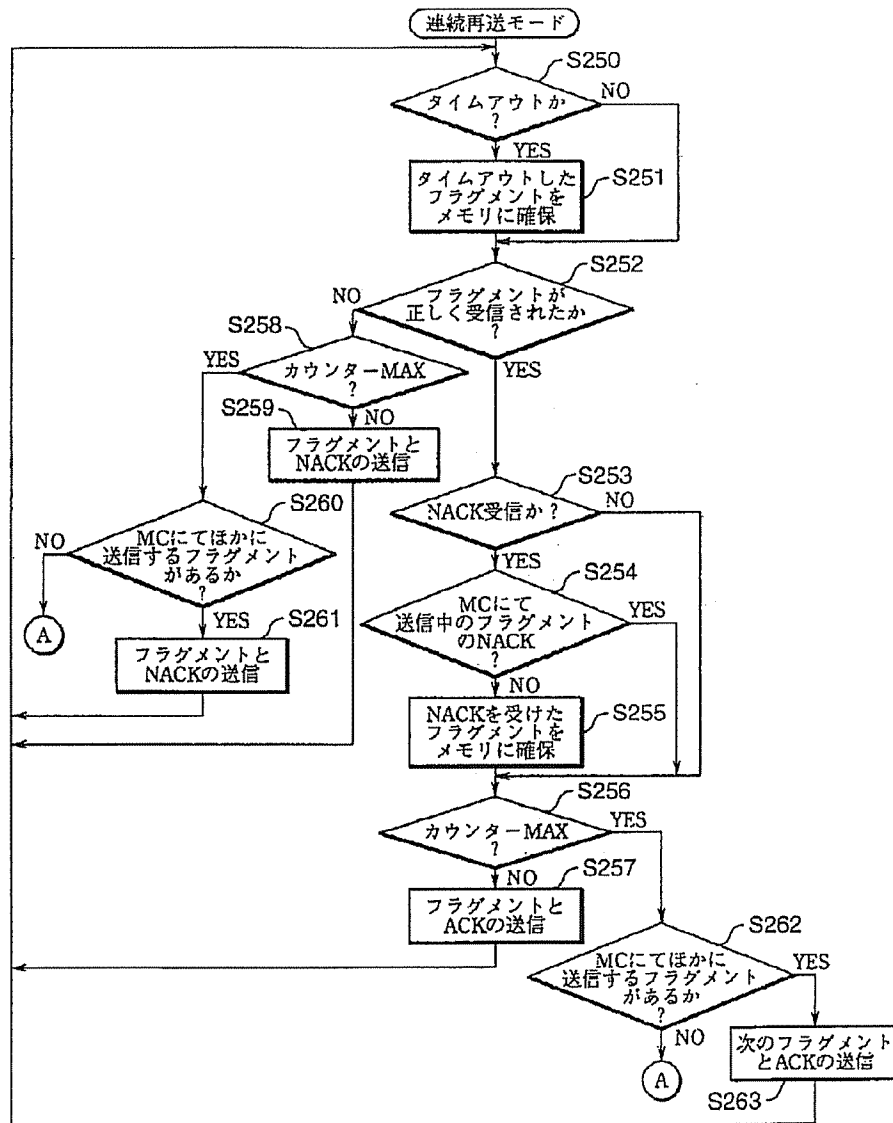
【図30】



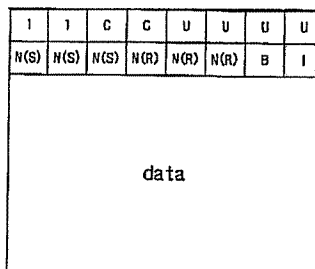
FCI フレーム構成図



【図20】



【図31】



Iフレーム構成図

フロントページの続き

(72)発明者 面屋 由姫  
東京都中央区八丁堀2丁目12-7 ユニデ  
ン株式会社内

(72)発明者 松岡 伸介  
東京都中央区八丁堀2丁目12-7 ユニデ  
ン株式会社内